

ID	Información relevante del título en la web oficial	Información relevante del título difundida a través de campus virtual, redes sociales (Facebook, Twitter, Telegram), etc.	Coordinación entre el profesorado de las distintas asignaturas de la titulación	Actividades de apoyo a la formación (seminarios, charlas de profesores visitantes, charlas de empresas,	Aulas, talleres, laboratorios y otros espacios de docencia	Espacio virtual para el desarrollo de la actividad docente (Campus Virtual)	Material del espacio docente (vídeos, transparencias, foros, documentación, cuestionarios de autoevaluación, cuestionarios de	Equipos de desarrollo suministrados (Kit de desarrollo del MSEEI)
1	4,00	NS/NC	2	NS/NC	4	4	5	5
2	4	3	4	3	NS/NC	5	5	5
3	5	1	NS/NC	4	NS/NC	NS/NC	NS/NC	NS/NC
4	5	4	5	4	5	5	4	5
5	5	4	5	5	5	5	4	5
6	5	5	5	5	5	5	5	5
7	5	5	5	5	5	5	5	5
8	5	NS/NC	5	3	NS/NC	5	5	5
9	5	NS/NC	4	NS/NC	NS/NC	5	5	5
10	5	4	4	4	NS/NC	5	4	5
11	4	NS/NC	NS/NC	NS/NC		2	3	5
12	4	NS/NC	5	NS/NC	NS/NC	3	5	5
13	5	NS/NC	5	3	5	5	5	4
14	3	NS/NC	4	3	NS/NC	4	4	5
15	2	2	4	1	NS/NC		3	5
16	5	5	5	5	5	5	5	5
17	5	5	5	5	5	5	5	5
18	4	3	4	2	NS/NC	3	4	5
19	5	5	5	5	5	5	5	5
20	5	5	3	5	NS/NC	5	5	5
21	5	5	5	5	5	5	5	5
22	4	NS/NC	2	3	4	5	4	4
23	5	2	4	2	NS/NC	4	4	5
24	2	2	5	5		5	5	5
25	5	5	5	5	5	5	5	5
26	2	2	4	1	NS/NC	3	5	5
27	4	NS/NC	3	2	NS/NC	4	4	5
28	5	3	4	4	5	3	4	5
29	5	NS/NC	5	5	NS/NC	5	5	5
TOTAL	4,38	3,68	4,30	3,76	4,85	4,44	4,54	4,93

ID	Metodología para la planificación, gestión y desarrollo de proyectos	Sistemas empotrados	Sensores y actuadores	Diseño de placas de circuito impreso	Interfaces de usuarios	Interacción persona-máquina	Tecnología de redes sensores	Inteligencia computacional	Trabajo Fin de Máster
1	4	4	3	NS/NC	4	NS/NC	4	3	3
2	5	4	4	5	5	4	4	5	4
3	5	5	4	5	4	NS/NC	4	4	5
4	NS/NC	NS/NC	NS/NC	NS/NC	NS/NC	NS/NC	5	NS/NC	NS/NC
5	5	NS/NC	4	5	5	5	5	NS/NC	5
6	5	5	5	5	5	5	5	5	5
7	5	5	5	5	5	5	5	5	5
8	5	5	5	5	5	5	5	5	5
9	5	NS/NC	NS/NC	5	5	NS/NC	5	5	3
10	4	5	5	5	5	5	5	5	NS/NC
11	3	NS/NC	2	3	4	NS/NC	4	4	NS/NC
12	4	5	4	NS/NC	3	NS/NC	4	NS/NC	NS/NC
13	5	5	NS/NC	NS/NC	5	NS/NC	NS/NC	5	NS/NC
14	NS/NC	3	NS/NC	NS/NC	3	NS/NC	NS/NC	NS/NC	NS/NC
15	1	4	4	5	5	NS/NC	2	NS/NC	NS/NC
16	NS/NC								
17	5	5	5	NS/NC	5	5	5	NS/NC	5
18	2	5	5	5	5	3	3	NS/NC	3
19	5	5	4	5	5	NS/NC	5	NS/NC	5
20	5	5	5	5	5	5	5	5	5
21	5	5	5	5	5	5	5		5
22	4	4	3	NS/NC	4	NS/NC	4	NS/NC	4
23	5	5	2	NS/NC	4	4	5	3	NS/NC
24	5	5	5	5	5	5	5	5	5
25	5	5	5	5	5	5	5	5	5
26	NS/NC	5	3	5	4		1	2	NS/NC
27	4	NS/NC	2	5	5	4	3	NS/NC	4
28	NS/NC	5	5	5	5	NS/NC	NS/NC	NS/NC	NS/NC
29	5	5	5	5	5	5	5	NS/NC	5
TOTAL	4,42	4,74	4,13	4,90	4,63	4,67	4,32	4,40	4,50

ID	Si no realizas las actividades formativas correspondientes a la evaluación continua y final, por favor indica el motivo principal:	En caso de existir solapamientos de contenidos entre las distintas asignaturas, por favor indica cuáles son:	Valoración global del Máster
1	Dificultad para compaginar los estudios con otras obligaciones y/o actividades		4
2	Dificultad para compaginar los estudios con otras obligaciones y/o actividades		5
3		N/A	5
4	Dificultad para compaginar los estudios con otras obligaciones y/o actividades		5
5	Dificultad de la o las asignaturas		5
6	Excesivo número de créditos matriculados		5
7	Dificultad para compaginar los estudios con otras obligaciones y/o actividades		5
8	Dificultad para compaginar los estudios con otras obligaciones y/o actividades		5
9	Dificultad para compaginar los estudios con otras obligaciones y/o actividades		4
10			4
11			3
12			5
13	Dificultad para compaginar los estudios con otras obligaciones y/o actividades		4
14			4
15	Dificultad para compaginar los estudios con otras obligaciones y/o actividades		3
16	Dificultad para compaginar los estudios con otras obligaciones y/o actividades	Técnicas de Diseño de Sistemas Empotrados Basados en Microcontroladores y Entornos Inteligentes	5
17	Dificultad para compaginar los estudios con otras obligaciones y/o actividades		5
18	Dificultad para compaginar los estudios con otras obligaciones y/o actividades		4
19	Dificultad para compaginar los estudios con otras obligaciones y/o actividades		5
20			4
21			5
22	Dificultad para compaginar los estudios con otras obligaciones y/o actividades		4
23			4
24			5
25			5
26	Dificultad para compaginar los estudios con otras obligaciones y/o actividades	Intensificación en Microcontroladores, es completamente innecesaria si se ha superado	3
27	Dificultad para compaginar los estudios con otras obligaciones y/o actividades		3
28	No he estudiado lo suficiente	Intensificación de microcontroladores se solapa en un porcentaje con microkernelles. Es cierto que la primera utiliza el conocimiento adquirido de la segunda, pero el único elemento diferenciador que pude apreciar fueron las comunicaciones por MQTT. El proyecto debería ser más complejo.	4
29			5
			4,38

ID	Aspectos positivos destacables
1	
2	Siendo un máster online, está muy bien gestionado y programado (para hacerlo en 2 años en caso de estar trabajando). El kit con todos los elementos es muy completo y las prácticas están muy bien guiadas
3	Buen seguimiento de los profesores. Realmente enfocados en que aprendas.
4	Como aspecto muy positivo estan los Kits de desarrollo que nos permiten tener flexibilidad a la hora de realizar las prácticas y pruebas de concepto desde nuestra casa, sin restricciones de horario. Tambien quisiera destacar el trato humano de los docentes que imparten las materias, mi experiencia ha sido de un trato muy cercano y resolutivo.
5	La conveniencia de poder estudiar desde cualquier parte del mundo con los kits suministrados por la universidad.
6	Muy buen master, para ser a distancia muy bien gestionado
7	Ganas conocimiento en muchas áreas que en principio no se suelen ver en la universidad, además de tener un temario actualizado.
8	
9	
10	
11	
12	Se trata de un máster que cuenta con mucho esfuerzo y atención por parte de los profesores, lo cual es crucial para poder llevar a cabo un master a distancia como lo es este.
13	Asignaturas de gran interés en la actualidad. Sistema de estudio online muy bien conseguido. Respuesta rápida por parte del profesorado.
14	Flexibilidad
15	
16	Virtualidad con Kits de desarrollo en casa para ejecutar las practicas con flexibilidad horaria y manejo de placas, docentes muy amigables y preparados.
17	Es un máster que da acceso a muchos puestos de trabajo y permite el reciclaje del perfil de ingreso. Me maravilla poder acceder a un mercado laboral que antes no.
18	
19	Alta flexibilidad de la mayoría de profesores para poder compaginar con un trabajo. El kit de desarrollo es muy útil.
20	Flexibilidad que permite realizar el master al ritmo que el alumno necesite
21	Excelente a nivel de conocimientos y ejercicios practicos en placas electronicas
22	Aprendizaje
23	
24	Es el master. Es perfecto en general.
25	
26	Muy buena introducción al diseño de Software en sistemas en tiempo real.
27	
28	- Es online y tenemos un kit como laboratorio para trabajar en casa. - Algunas asignaturas merecen la pena, son profundas y dan detalles teóricos muy importantes.
29	Profesorado muy profesional, demostrando un dominio de su materia. También el profesorado a demostrado una gran comprensión con la situación personal de sus estudiantes, dan siempre una alternativa si alguna fecha o plazo nos resulta irrealizable. Los kit proporcionados son muy completos.

ID Aspectos mejorables

- 1
- 2
- 3 Considerar mas proyectos finales como entrega que exámenes teóricos. Ya que que es un master sumamente practico. Aunque hay asignaturas que combinan ambas. Por otro lado seria interesante segmentar/renglon de especializaciones.
En otro orden, agregar proyectos de telecomunicaciones en las asignaturas ya concentradas en diseño como: DPCI, FPGA, IFPGA y porque no REDES. Entendemos que el tiempo es corto y también pudiera llevar cierto incremento en el presupuesto. Pero, solo es una opinion.
- 4 Como aspecto a mejorar, el excesivo material de lectura o tareas que tienen algunas materias para el corto tiempo que tienen de duración(4-5 semanas).
- 5 Verificar que todos los códigos suministrados sean funcionales para la versión de software recomendado para la asignatura.
- 6
- 7
- 8
- 9
- 10
- 11
- 12 En algunas asignaturas los 3 créditos se quedan algo cortos y sería interesante poder dedicarles más tiempo.
- 13 En algunas asignaturas la parte de instalación del software de la asignatura esta anticuado, y puede ser frustrante.
En algunas asignaturas, en la parte de introducción, los datos están desactualizados, con datos de hace unos 10 años.
- 14
- 15
- 16 Cantidad de material en algunas materias es excesivo
- 17 No he sabido defender en una entrevista cómo programaría un driver. Se toca brevemente en una asignatura y no me di cuenta de lo que estábamos haciendo. Haría algo más de hincapié en este aspecto.
- 18
- 19
- 20 Quizás orientarlo más a escenarios comerciales, pero en general es bastante completo
- 21
- 22 Que todas las asignaturas tengan el mismo funcionamiento y no que cada una se evalúe o se haga de diferente manera.
- 23
- 24 Uno de los aspectos mejorables del máster es la falta de visibilidad y claridad en la información ofrecida inicialmente. La publicidad del programa es limitada, lo que dificulta que posibles interesados lo descubran fácilmente. Además, algunos detalles importantes no se explican con suficiente claridad en la documentación o en la web, y no se aclaran hasta que se establece contacto directo con la coordinación. Esto puede generar cierta confusión o inseguridad en las fases iniciales del proceso de inscripción.
- 25
- Microkernels: la sección de Qt es innecesaria, ya que se deja de lado el punto central de la asignatura, los RTOS, y añade complejidad de forma artificial, aunque el framework es interesante y podría haberse explorado en Interfaces de Usuario. Además, el "tutorial" de Qt está muy mal explicado.
- Diseño de Sistemas Empotrados Basados en FPGAs: muy interesante y siento que es la asignatura en la que más he aprendido, pero hay demasiadas tareas, y se hace muy complejo llegar a las partes interesantes, ya que el contenido queda bloqueado si no has completado lo anterior.
- Del Mundo Físico al Controlador: Sensores, Interfaces y Comunicaciones: No se habla de sensores y el bloque de buses de campo podría no existir y se aprendería lo mismo.
- Tecnologías de Redes de Sensores I y II: en general, el planteamiento de estas no tiene sentido. Se centran demasiado en las posibles aplicaciones de las tecnologías y en las particularidades que se definen en los estándares, dejando de lado la aplicación de estas tecnologías por parte de los estudiantes, por ejemplo, usando el kit del máster. Se podría usar el esp32 del kit que cuenta con WiFi y Bluetooth con una API sencilla, aplicando directamente los conocimientos de la asignatura y uniéndola con el resto de asignaturas del máster. En su lugar, la asignatura se resume en rellenar un documento con preguntas, al que se le añade texto en blanco para dificultar que se usen IA para responderlas, ya que, de los propios profesores saben que nadie que valore su tiempo perdería más de 20 minutos en realizar una tarea tan inútil, teniendo en cuenta lo poco realista que es plantearse ese tipo de cuestiones. Lo único salvable son las prácticas de Android, ya que permite ver lo que se espera de la asignatura, cómo aplicar estas tecnologías a un problema real, aunque, por desgracia, se resume a seguir una serie de tutoriales en video que consiste en copiar lo dictado/mostrado.
- 26 - Microprocesadores Empotrados: podría verse mucho más sobre esta tecnología: configuración del bootloader, creación de distros personalizadas, kernels personalizados, device drivers e interacción con otros dispositivos... Aspectos básicos de Linux Empotrado. En su lugar, la asignatura se resume en realizar 3 tutoriales de menos de 30 minutos cada uno sobre aspectos básicos de programar en C. Además, aunque no es mi caso, sé que los profesores prácticamente ignoraron la asignatura.
- Intensificación en microcontroladores: Completamente, innecesaria si se ha completado Microkernels. No añade nada más que algunos aspectos teóricos sobre los que no se profundiza.
- Intensificación en FPGA: la asignatura se resume en seguir tutoriales de los repositorios de Xilinx (Públicos y con soluciones disponibles en la misma página), eso no debería permitirse en una asignatura de un máster oficial.
- Además el método de evaluación final de algunas asignaturas da la posibilidad de que todo el trabajo de semanas sea reducido a nada si se comete un error leve en los ejercicios que consisten en añadir modificaciones a tareas. Considero que esto rompe con las ideas de evaluación continua, ya que la evaluación completa acaba dependiendo del examen.
- Otro gran fallo son los exámenes con presencialidad, que rompen con la idea del máster remoto y que en un máster con orientación práctica pueden substituirse con trabajos, que se acercan mucho más a la realidad de aplicación de los conocimientos que se intentan impartir.
- 27
- 28 La organización por semanas no termina de convencerme, tampoco se me ocurre un sistema mejor, así que lo dejaría como está.
- 29