

Fecha del CVA	12/06/2018
---------------	------------

## Parte A. DATOS PERSONALES

Nombre y Apellidos	José Antonio Hidalgo López		
DNI	74628697E	Edad	
Núm. identificación del investigador	Researcher ID		
	Scopus Author ID		
	Código ORCID		

### A.1. Situación profesional actual

Organismo	Universidad de Málaga		
Dpto. / Centro			
Dirección			
Teléfono	951952263	Correo electrónico	<a href="mailto:jahidalgo@uma.es">jahidalgo@uma.es</a>
Categoría profesional	Profesor Titular de Universidad	Fecha inicio	2000
Espec. cód. UNESCO			
Palabras clave			

### A.2. Formación académica (título, institución, fecha)

Licenciatura/Grado/Doctorado	Universidad	Año
Informática	UNIVERSIDAD DE MÁLAGA. ELECTRONICA	1996

### A.3. Indicadores generales de calidad de la producción científica

## Parte B. RESUMEN LIBRE DEL CURRÍCULUM

### Parte C. MÉRITOS MÁS RELEVANTES (ordenados por tipología)

#### C.1. Publicaciones

- Artículo científico.** Oballe-Peinado, Oscar; et al. 2017. FPGA-Based Tactile Sensor Suite Electronics for Real-Time Embedded Processing IEEE Transactions on Industrial Electronics. 64-12, pp.9657-9665.
- Artículo científico.** Hidalgo-López, José Antonio; et al. 2017. High-Accuracy Readout Electronics for Piezoresistive Tactile Sensors Sensors. 11-2513.
- Artículo científico.** Hidalgo-López, José Antonio; Romero-Sanchez, Jorge; Fernandez-Ramos, Raquel. 2017. New Approaches for Increasing Accuracy in Readout of Resistive Sensor Arrays IEEE Sensors Journal. Universidad de Málaga. 17-7, pp.2154-2164.
- Artículo científico.** Oballe-Peinado, Oscar; et al. 2016. ACCURACY AND RESOLUTION ANALYSIS OF A DIRECT RESISTIVE SENSOR ARRAY TO FPGA INTERFACE Sensors. 2-181.
- Artículo científico.** Oballe-Peinado, Oscar; et al. 2016. IMPROVED CIRCUITS WITH CAPACITIVE FEEDBACK FOR READOUT RESISTIVE SENSOR ARRAYS Sensors. 2-149.
- Artículo científico.** Sánchez-Durán, José Antonio; et al. 2015. A NEW MODEL BASED ON ADAPTATION OF THE EXTERNAL LOOP TO COMPENSATE THE HYSTERESIS OF TACTILE SENSORS Sensors. 15-10, pp.26170-26197.
- Artículo científico.** Sánchez-Durán, José Antonio; et al. 2015. INFLUENCE OF ERRORS IN TACTILE SENSORS ON SOME HIGH LEVEL PARAMETERS USED FOR MANIPULATION WITH ROBOTIC HANDS Sensors. 15-8, pp.20409-20435.
- Artículo científico.** Oballe-Peinado, Oscar; et al. 2015. SMART CAPTURE MODULES FOR DIRECT SENSOR-TO-FPGA INTERFACES Sensors. 15-12, pp.31762-31780.

- 9 **Artículo científico.** Hidalgo-López, José Antonio; et al. 1999. AREA-EFFICIENT ARCHITECTURE FOR FAST FOURIER TRANSFORM IEEE Transactions on Circuits and Systems Part II: Analog and Digital Signal Processing. 46-2, pp.187-193.
- 10 **Artículo científico.** Fernández-Ramos, José; et al. 1998. A THRESHOLD LOGIC GATE BASED ON CLOCKED COUPLED INVERTERS International Journal of Electronics. 84-4, pp.371-382.
- 11 **Artículo científico.** Hidalgo-López, José Antonio; et al. 1994. NEW ARCHITECTURE FOR RFFT CALCULATION Electronics Letters. 30-22, pp.1836-1838.
- 12 **Artículo científico.** Gago-Bohorquez, Alfonso; Escaño, Rafael; Hidalgo-López, José Antonio. 1993. Reduced implementation of D-type DET flip-flops IEEE Journal of Solid-State Circuits. 28-3, pp.400-402.
- 13 **Capítulo de libro.** Oballe-Peinado, Oscar; et al. 2017. Accuracy and Resolution Analysis of a Direct Resistive Sensor Array to FPGA Interface State-of-the-Art Sensors Technology in Spain 2015 - 1. pp.277-292.
- 14 **Capítulo de libro.** Reverter, Ferrán; Vidal-Verdu, Fernando; Hidalgo-López, José Antonio. 2017. Advanced Techniques for Directly Interfacing Resistive Sensors to Digital Systems Advanced Interfacing Techniques for Sensors : Measurement Circuits and Systems for Intelligent Sensors. pp.139-165.
- 15 **Capítulo de libro.** Hidalgo-López, José Antonio. 2000. EL SONIDO, EL OÍDO Y LOS AUDÍFONOS AULA DE FORMACIÓN ABIERTA 2000. pp.269-272.
- 16 **Libro o monografía científica.** Hidalgo-López, José Antonio; Fernandez-Ramos, Raquel; Romero-Sanchez, Jorge. 2016. Electrónica Universidad de Málaga. ISBN 978-84-9747-931-8.

## C.2. Proyectos

- 1 TEC2012-38653-C02-01, Instrumentación táctil y asistencia a dependientes: Electrónica y Sistemas MINECO. FERNANDO VIDAL VERDU. Desde 01/01/2013. 97.695 €.
- 2 TEC2009-14446-C02-01, DISEÑO Y APLICACIÓN DE SENSORES INTELIGENTES BASADOS EN PRINCIPIOS PIEZORESISTIVOS: ELECTRÓNICA Y SISTEMAS FERNANDO VIDAL VERDU. Desde 01/01/2010. 105.632,99 €.
- 3 P06-TEP-01379, TELEOPERACIÓN DE MANIPULADORES MÓVILES DOTADOS DE SENSORES TÁCTILES EN ESCENARIOS DE CRISIS (TELSTAR). ALFONSO JOSE GARCIA CEREZO. Desde 11/04/2007. 182.000 €.
- 4 TEC2006-12376-C02-01, DISEÑO DE SENSORES TÁCTILES AVANZADOS: ELECTRÓNICA Y ROBÓTICA FERNANDO VIDAL VERDU. Desde 01/10/2006. 112.530 €.
- 5 UNMA05-23-019, LABORATORIO DE AERO-HIDRODINÁMICA DE VEHÍCULOS NO TRIPULADOS ALFONSO JOSE GARCIA CEREZO. Desde 01/05/2005. 959.268,45 €.
- 6 1FD97-0369(TIC), DISEÑO Y PUESTA A PUNTO DE UNA NUEVA MICROPROTESIS AUDITIVA BASADA EN EL TRATAMIENTO DIGITAL DE LA SEÑAL Y EN LA COMPRESION MULTIBANDA DE ARMONICOS ALFONSO GAGO BOHORQUEZ. Desde 01/03/1999. 341.194,57 €.
- 7 CICYT REF: TIC 91-0589, CIRCUITOS INTEGRADOS DE APLICACIÓN ESPECIFICA PARA LA REHABILITACIÓN DE ESPASMOFEMIAS ALFONSO GAGO BOHORQUEZ. Desde 01/09/1992. 78.000 €.

## C.3. Contratos

- 1 Realización de un proyecto titulado "Análisis de los parámetros fundamentales de un prensado individual: mejoras de las propiedades eléctricas de los condensadores de cinta metalizada" JOSÉ ANTONIO HIDALGO LÓPEZ. 08/06/2012-07/06/2013. 14.680 €.
- 2 Realización de un proyecto cuyo objeto es la "Caracterización en temperatura acorde a la norma AEC-Q200 de los condensadores de cinta metalizada" JOSÉ ANTONIO HIDALGO LÓPEZ. 07/06/2012-P364D. 14.680 €.
- 3 Realización de un proyecto para la creación y desarrollo de sistemas de trading automático para operar en mercados financieros JOSÉ ANTONIO HIDALGO LÓPEZ. 01/04/2012-P364DT1H. 72.000 €.

- 4 DISEÑO ELECTRÓNICO DE TARJETAS PROTOTIPOS PCB PARA RENOVACION PC-CARDS MDA EN SISTEMAS BACKOFFICE BANCARIOS -UMA-T-8.06/65.2259 CARLOS GONZÁLEZ SPÍNOLA. 25/04/2004-P365D. 8.120 €.
- 5 AMPLIACION DE COLABORACION PARA LA REALIZACION DE LA INTERFAZ DE USUARIO Y DISPLAY DE INFORMACION DE CAFETERAS INDUSTRIALES JOSÉ ANTONIO HIDALGO LÓPEZ. 01/07/2003-P91D. 15.030 €.
- 6 DISEÑO DE UNA TARJETA DE CONTROL ELECTRONICO DE CAFETERAS INDUSTRIALES JOSÉ ANTONIO HIDALGO LÓPEZ. 20/02/2003-P119DT23H. 20.425 €.
- 7 DESARROLLO E IMPLEMENTACIÓN DE DISPOSITIVOS FPGAS JOSÉ ANTONIO HIDALGO LÓPEZ. 01/11/2002-P179DT23H. 20.880 €.
- 8 DESARROLLO E IMPLEMENTACIÓN DE DISPOSITIVOS FPGAS ALFONSO GAGO BOHORQUEZ. 01/01/1999-P364D.
- 9 DESARROLLO E IMPLEMENTACIÓN DE DISPOSITIVOS FPGAS ALFONSO GAGO BOHORQUEZ. 01/01/1998-P364D.
- 10 PROYECTO MTR (ATM) (MAINTENANCE & TEST ROUTINER OF ASYNCHRONOUS TRANSFER MODE) MANUEL SÁNCHEZ LÓPEZ. 01/02/1991-P179DT23H.

#### C.4. Patentes

- 1 FERNANDO VIDAL VERDU; Trujillo-león, Andrés; RAFAEL JESUS NAVAS GONZALEZ; JOSÉ ANTONIO HIDALGO LÓPEZ; JULIAN CASTELLANOS RAMOS; OSCAR OBALLE PEINADO; JOSÉ ANTONIO SÁNCHEZ DURÁN. P201131018. DISPOSITIVO DE CONDUCCIÓN ASISTIDA 09/01/2014. UNIVERSIDAD DE MÁLAGA. UMA.
- 2 MANUEL JESUS MARTIN VAZQUEZ; JOSÉ ANTONIO HIDALGO LÓPEZ; ALBERTO DAZA MÁRQUEZ; OSCAR OBALLE PEINADO; ALFONSO GAGO BOHORQUEZ; RAFAEL URQUIZA DE LA ROSA; CARLOS GONZÁLEZ SPÍNOLA; JOSÉ FERNÁNDEZ RAMOS; JUAN CARLOS TEJERO CALADO. PROCEDIMIENTO PARA EL TRATAMIENTO DE SEÑALES DE AUDIO DESCOMPUESTAS EN 32 BANDAS DE FRECUENCIA CON COMPRESION DE AMPLITUDES Y PROCESADOR DIGITAL PARA LA REALIZACION DEL MISMO.